THÔNG TIN TUYỂN DỤNG

Dolphin Technology Vietnam Center *là một trong những công ty đầu tiên và thuộc hàng đầu tại Việt Nam trong lĩnh vực thiết kế Vi mạch. Chúng tôi chuyên thiết kế IP bán dẫn, bộ nhớ SRAM tốc độ cao, trình biên dịch và kiểm tra bộ nhớ, cổng logic Input/Output, các bộ điều khiển giao tiếp ngoại vi (DDRx SDRAM, USB, PCIe, ...). Hiện nay, chúng tôi có 2 văn phòng tại Hà Nội và Hải Phòng.*

Website:http://dolphin-vc.com

Fanpage: https://www.facebook.com/dolphin.jobs

- *Với đội ngũ nhân sự dày dặn kiến thức, kinh nghiệm làm việc trong lĩnh vực Vi mạch, chúng tôi tin rằng, nếu gia nhập Dolphin bạn sẽ khởi đầu hành trình mới thú vị và có rất nhiều cơ hội để học hỏi, tích lũy kinh nghiệm và gặt hái thành công.*
- *Tại Dolphin, chúng tôi luôn luôn mang đến môi trường làm việc trẻ trung, năng động, đề cao sự sáng tạo, tôn trọng từng cá nhân.*
- *Dolphin luôn cố gắng, nỗ lực để mang đến cho bạn những chế độ đãi ngộ tốt, hấp dẫn.*

Hiện nay, chúng tôi có nhu cầu tuyển dụng các vị trí sau:

1. Thực tập sinh các vị trí: Kiểm thử và thiết kế số, QA, Schematic – SL: 20 người

Quyền lợi của thực tập sinh:

- Được đào tạo về các ngôn ngữ lập trình phần cứng và phần mềm như: Verilog, System Verilog. C, C++,…
- Được tham gia vào quá trình phân tích, thiết kế, đưa ra các giải pháp, ý tưởng cho sản phẩm thực tế mà công ty đang phát triển (bộ nhớ SRAM, flow, Semiconductor IP,…)
- Được đào tạo, trải nghiệm và làm việc trực tiếp để củng cố kiến thức, tích lũy kinh nghiệm liên quan đến timing, power
- Được làm việc với các dự án thực tế theo những công nghệ thiết kế vi mạch hàng đầu hiện nay cùng các nhân sự giàu kinh nghiệm, hướng dẫn nhiệt tình, bài bản
- Thời gian làm việc linh hoạt, ưu tiên tối đa sắp xếp cân đối giữa việc học tại trường và thực tập tại công ty

- Được hưởng trợ cấp thực tập từ 4,000,000-8,000,000 đồng/tháng, cơ hội trở thành nhân viên chính thức sau khi hết thời gian thực tập hoặc chuyển sang làm việc theo diện cộng tác viên với nhiều chế độ ưu đãi tuyệt vời.

Quy định của chương trình:

- Những bạn tham gia chương trình thực tập tại Dolphin sẽ được đào tạo và làm việc tại môi trường của Dolphin trong khoảng thời gian hợp lý được thỏa thuận giữa Công ty và bạn nhằm đảm bảo việc học tập của bạn tại trường. Sinh viên sẽ nhận được trợ cấp trong quá trình thực tập bao gồm: chi phí đi lại, tiền gửi xe tại tòa nhà, ăn trưa,… Khi kết thúc kỳ thực tập sẽ được ưu tiên bố trí làm việc chính thức tại công ty hoặc làm việc theo hình thức Cộng tác viên bán thời gian nếu cân đối được thời gian học tập và làm việc. Bạn sẽ nhận được phần thưởng trị giá bằng 2 tháng trợ cấp nếu bạn đạt Bằng tốt nghiệp loại Giỏi sau khi hoàn thành kỳ thực tập và vẫn tiếp tục làm việc tại công ty.

Thể lệ của chương trình:

- Thí sinh sẽ tham gia các vòng thi và phỏng vấn trực tiếp tại Dolphin để được lựa chọn tham gia chương trình thực tập.

Đối tượng tham gia:

- Sinh viên các năm thứ 3, thứ 4, thứ 5 các ngành Điện tử, Điện tử Viễn thông, công nghệ thông tin, công nghệ máy tính
- CPA >=2.8 hoặc có khả năng lập trình thành thạo.

Cuộc thi bao gồm 2 phần như sau:

- Vòng 1: Thí sinh đáp ứng được yêu cầu về đối tượng tham gia chương trình sẽ được xem xét hồ sơ và tham gia vòng thi viết
- Vòng 2: Những thí sinh vượt qua vòng thi viết sẽ vào vòng phỏng vấn.

Hồ sơ đăng ký:

- Thư ngỏ, sơ yếu lý lịch bằng Tiếng Anh, nêu rõ kinh nghiệm nghiên cứu, làm việc (nếu có)
- Bảng điểm, chứng nhận kết quả học tập đến thời điểm hiện tại
- Chứng chỉ, bằng cấp khác (nếu có)
- ***Thời gian nhận hồ sơ đến hết ngày 31/07/2022***
- Hồ sơ ứng tuyển gửi qua địa chỉ email: **jobs@dolphin-vc.com**

2. Kỹ sư kiểm thử và thiết kế số – SL: 5 người

Mô tả công việc

- Phân tích tài liệu đặc tả yêu cầu và thiết kế của IP số
- Viết Testplan, Testcases
- Viết Testbench dùng Verilog/System Verilog OVM/UVM
- Tạo báo cáo coverage
- Phối hợp gỡ lỗi với người thiết kế IP

Yêu cầu công việc

- ***Đối với fresher (Sinh viên mới tốt nghiệp/Sinh viên năm cuối có thể làm việc fulltime):***
    - Có đam mê làm việc trong lĩnh vực vi mạch
    - Có kiến thức cơ bản về thiết kế VLSI/FPGA
    - Kinh nghiệm làm việc trên môi trường Linux là một lợi thế
    - Đọc hiểu tài liệu Tiếng Anh, nói viết tốt là một lợi thế
    - Chăm chỉ , có kỹ năng làm việc nhóm
    - Cam kết, năng động, sáng tạo
- ***Đối với ứng viên có kinh nghiệm:***
    - Thành thạo lập trình phần cứng (VHDL, Verilog, hoặc SystemVerilog)
    - Hiểu biết về giao tiếp bus chuẩn công nghiệp: AMBA, IBM CoreConnect, OCP, Wishbone
    - Kinh nghiệm về DDR2/3/4, LPDDR2/3, USB, PCI-E, Ethernet là một lợi thế
    - Kiến thức về Computer Architecture, DSP/uC là một lợi thế

3. Kỹ sư Thiết kế Standard cell Schematic – SL: 5 người

Mô tả công việc:

- Thiết kế schematic cho các bộ thư viện standard cell
- Xây dựng các mô hình để kiểm tra chức năng, đặc tính và đảm bảo tối ưu schematic cho cell
- Phối hợp với bộ phận layout để tối ưu hóa timing, power

Yêu cầu công việc:

- ***Đối với fresher (Sinh viên mới tốt nghiệp/Sinh viên năm cuối có thể làm việc fulltime):***
    - Có kiến thức cơ bản về các môn điện tử (Điện tử số, Cấu kiện điện tử…), có hiểu biết cơ bản về CMOS và các cổng logic, có khả năng phân tích mạch
    - Chăm chỉ, sáng tạo, có ý thức học hỏi
    - Có ý thức trách nhiệm cao với công việc, không ngại khó và cầu tiến
    - Có nền tảng về tư duy lập trình 1 trong các ngôn ngữ HDL, C, Perl, Shell là một lợi thế
    - Có kinh nghiệm làm việc trên môi trường Linux là một lợ thế
    - Tiếng anh tốt là một lợi thế
- **Đối với ứng viên có kinh nghiệm:**
    - Nắm vững kiến thức về thiết kế VLSI, đọc hiểu schematic
    - Có khả năng phân tích và tối ưu timing và power
    - Có kinh nghiệm làm việc trên môi trường Linux
    - Có ít nhất 1 năm kinh nghiệm làm việc trên công cụ mô phỏng của Mentor Graphic, Synopsys, Cadence
    - Thành thạo lập trình phần cứng (VHDL, Verilog, hoặc SystemVerilog)
    - Có nền tảng về tư duy lập trình một trong các ngôn ngữ C, Perl, Shell là 1 lợi thế
    - Có kinh nghiệm layout là 1 lợi thế
    - Đọc hiểu tài liệu tiếng anh tốt
    - Có trách nhiệm cao với công việc,có kinh nghiệm làm việc nhóm

4. Kỹ sư Đảm bảo Chất lượng Standard cell – SL: 3 người

Mô tả công việc:

- Chịu trách nhiệm quy trình QA/QC cho các dự án (PQA)
- Tìm lỗi và báo cáo lỗi của các thiết kế phần cứng trước khi release (SQA/HQA)
- Các thiết kế phần cứng thư viện cell
- Tự động hóa quá trình QA bằng scripts

Cơ hội học tập và trải nghiệm:

- Được thử thách trong môi trường làm việc chuyên nghiệp, làm việc trực tiếp với khách hàng liên quan đến các vấn đề technical của sản phẩm
- Được trực tiếp tham gia vào quá trình làm việc thực tế tại công ty để cho ra các thiết kế Schematic, CKT, compiler …
- Được tiếp cận nhiều kiến thức mới, đa dạng và liên tục
- Được tham gia đầy đủ nhất tất cả các quy trình làm việc từ thiết kế, kiểm thử, sản xuất, kiểm thử sản phẩm … trong toàn bộ quy trình thiết kế IC

Yêu cầu công việc:

- ***Đối với fresher (Sinh viên mới tốt nghiệp/Sinh viên năm cuối có thể làm việc fulltime):***
    - Có đam mê làm việc trong lĩnh vực vi mạch
    - Có kiến thức cơ bản về kiểm tra phần mềm
    - Ưu tiên có kinh nghiệm lập trình (C, C++, Java, …)
    - Ưu tiên có kỹ năng viết Verilog/VHDL, Testbench
    - Kinh nghiệm làm việc trên môi trường Linux là một lợi thế
    - Kinh nghiệm viết scripts (TCL/Perl), lập trình shells là một lợi thế
    - Đọc hiểu tài liệu Tiếng Anh, nói viết tốt là một lợi thế
    - Làm việc chăm chỉ, siêng năng, cẩn thận, có kỹ năng làm việc nhóm
- ***Đối với ứng viên có kinh nghiệm:***
    - Có kiến thức về thiết kế VLSI/FPGA
    - Hiểu biết về GDSII/DEF/LEF/Verilog/VHDL View
    - Có kinh nghiệm làm việc với các công cụ CAD (Cadence Virtuoso/Tanner's L-Edit/SPICE)
    - Thông thạo với các công cụ kiểm tra vật lý (DRC/LVS)
    - Ưu tiên có kỹ năng viết Verilog/VHDL, Testbench
    - Kinh nghiệm Linux/Unix/Gnu tools, build utilities, scripts (TCL/Perl), lập trình shells

5. Kỹ sư Thiết kế Standard Cell Layout – SL: 15 người

Mô tả công việc:

- Vẽ Layout cho các cổng Logic cơ bản: AND, OR, XOR,…
- Vẽ Layout cho các họ flip-flops DFF, Standard cells
- Kiểm tra DRC/LVS
- Kiểm tra QA

Yêu cầu công việc:

- ***Đối với fresher (Sinh viên mới tốt nghiệp/Sinh viên năm cuối có thể làm việc fulltime):***
    - Có đam mê làm việc trong lĩnh vực vi mạch
    - Có kiến thức cơ bản về logic gates, flops
    - Kinh nghiệm làm việc trên môi trường Linux là một lợi thế
    - Đọc hiểu tài liệu tiếng Anh, nói viết tốt là một lợi thế
    - Làm việc chăm chỉ và kỹ năng làm việc nhóm
    - Cam kết, năng động, sáng tạo
    - **Chấp nhận sinh viên năm cuối nhưng có thể sắp xếp thời gian làm việc fulltime**
- ***Đối với ứng viên có kinh nghiệm:***
    - Đã được đào tạo về thiết kế mạch, thiết kế layout cho mạch VLSI
    - Có kinh nghiệm làm việc với các công cụ CAD (Cadence Vituoso/Tanner's L-Edit/SPICE)
    - Thông thạo các công cụ kiểm tra vật lý (Calibre DRC/LVS)
    - Thông thạo về các cổng logic và chức năng
    - Có kinh nghiệm làm về Library Characterization, Scripting
    - Kiến thức cơ bản về làm việc trên hệ điều hành Linux

QUYỀN LỢI CHUNG:

- *Mức lương khởi điểm thỏa thuận hấp dẫn, tương xứng với năng lực. Có đánh giá và điều chỉnh lương sau 6 tháng và tăng lương hàng năm*
- *Thưởng lễ tết, thưởng tháng lương thứ 13, thưởng theo hiệu quả công việc, thưởng dự án.*
- *Tham gia vào các dự án đa dạng, phát triển và ứng dụng các công nghệ mới nhất.*
- *Cơ hội làm việc và được đào tạo với các chuyên gia hàng đầu trong lĩnh vực Vi mạch.*
- *Môi trường làm việc thân thiện, trẻ trung, năng động, sáng tạo.*
- *Các chế độ bảo hiểm (BHXH-BHYT-BHTN) theo đúng quy định của nhà nước.*
- *Nghỉ phép, nghỉ lễ, nghỉ tết theo quy định của nhà nước.*
- *Tham gia các hoạt động teambuilding, du lịch, bóng đá, thể thao, sự kiện của công ty.*
- *Khám sức khỏe định kỳ theo quy định của công ty.*

HỒ SƠ ỨNG TUYỂN:

- CV có ảnh (bắt buộc), nêu rõ kinh nghiệm, các dự án nghiên cứu, làm việc (nếu có). Ưu tiên CV viết bằng tiếng Anh
- Bảng điểm, chứng nhận kết quả học tập. Có thể download từ trang web của nhà trường, bản có dấu xác nhận có thể nộp sau để đối chiếu theo yêu cầu của công ty
- Chứng chỉ, bằng cấp khác (nếu có)
- Chỉ nhận hồ sơ ứng tuyển qua email: ***jobs@dolphin-vc.com***
- Tiêu đề email viết theo mẫu: ***Vị trí ứng tuyển_Họ và tên***
- **Hạn nộp hồ sơ: 31/07/2022**

THÔNG TIN LIÊN HỆ:

- Ms. Huệ – Bộ phận Nhân sự
- Công ty TNHH Dolphin Technology Vietnam Center
- Tầng 2 – tòa nhà LiLama – số 124 Minh Khai – Hai Bà Trưng – Hà Nội
- ĐT: 0243.624.9784 / 0386 233 006
- Email: jobs@dolphin-vc.com
- Fanpage: https://www.facebook.com/dolphin.jobs